

Programma di SISTEMI E RETI svolto nella CLASSE 3E

Moduli/Unità didattiche	Contenuti	Competenze Obiettivi Capacità	Metodi	Tempi	Tipologia di verifica
A1 – Architettura di Von Neumann	- Elementi di architetture hardware , funzionamento e CPU/ISA virtuali. Programmazione in pseudolinguaggi. - Specifiche tecnologiche per le architetture Intel	Individuare la corretta configurazione di un sistema per una data applicazione. Identificare i principali dispositivi periferici; selezionare un dispositivo adatto all' applicazione data.	Metodi: Lezione frontale in interazione; esercitazioni di laboratorio.	Settembre Ottobre Novembre	Scritta,
A2 – Architetture Intel					Orale
A3 – Assembly x-86	- Registri, sintassi e indirizzamenti x86 - API, interruzioni software e servizi - Interruzioni per video e tastiera - Istruzioni fondamentali, strutture di controllo	Saper usare strumenti per analizzare codici Assembly x-86	Mezzi: Internet, libro di testo, computer, compilatore online jdoole	Dicembre Gennaio Febbraio	Scritta
A4 – Assembly con NASM					Pratica,
A5 – Editare programmi	- Aree di un programma - Input e output di stringhe - Istruzioni aritmetiche	Saper scrivere brevi programmi Assembly x86 con I/O console	Spazi: laboratorio		
B1 – Reti di calcolatori	- Enti di standardizzazione e tipi di reti - Tipi di comunicazione	Classificare una rete e i servizi offerti con riferimento agli standard tecnologici.		Marzo Aprile Maggio	Scritta
B2 – Modelli per le reti	- Modello ISO-OSI, pacchetto - Modello TCP/IP, indirizzi e porte				