

IISS G.Galilei-Bolzano/Bozen
A.S. 2015/2016
Programma di
Sistemi e Reti
svolto nella **Classe 3F**
Prof. Genesio Minichiello

Architettura di Von Neumann

- Memoria
- Bus
- Input/Output
- Processore
- CISC, RISC, CRISC
- Cache
- Prefetch, pipeline, superscalarità
- Esecuzione predicativa e speculativa

Architetture Intel

- x-86
- Intel 8086
- IA-32
- IA-64

Assembly x-86

- Sintassi e indirizzamento
- x-86 e MSDOS
- API, interruzioni software e servizi
- Video e tastiera con le interruzioni software del BIOS e di MSDOS

Assembly con Debug.exe

- Debug.exe
- Scrivere un programma
- Modificare un programma
- Strutture di controllo

Editare un programma

- Area Dati e area Codice
- Input e output di stringhe
- Istruzioni aritmetiche
- Operatori orientati ai bit
- Stack
- Procedure

Reti di calcolatori

- Enti di standardizzazione
- Tipi di reti
- Tipi di comunicazione

Modelli per le reti di calcolatori

- Modello ISO-OSI
- I livelli
- Il pacchetto
- Modello TCP-IP
- I livelli
- Indirizzi IP e porte TCP

Reti locali e reti geografiche

- Indirizzi di livello 2
- Indirizzi di livello 3
- Applicazioni
- Cablaggio strutturato
- Mezzi, connettori, cablaggi
- Mezzi e sistemi per una WAN

Livello 1: Fisico

- Protocolli di accesso per reti WAN
- Protocolli di accesso per reti LAN

Livello 2: Collegamento dati

- Framing
- Controllo dell'errore
- Controllo di flusso

**E' stata affrontata e coordinata l'Area-Progetto dal titolo:
Implementazione di un'applicazione distribuita secondo il paradigma Client-Server mediante
le API dei Socket di Berkeley**

Bolzano, 9/6/2016

Il docente

Genesio Minichiello