

**PIANO ANNUALE  
PER L' ANNO SCOLASTICO 2015/2016**

DEL PROF.	DOCENTE DI	NELLA CLASSE	INDIRIZZO	ORE SETTIM.
<b>Paolo PATERGNANI</b>	<b>TP di sistemi elettrici ed elettronici</b>	<b>IV° G ITT</b>	<b>ELETTRONICA ED ELETTROTECNICA (art. elettronica)</b>	<b>6(3)</b>

**FINALITA', OBIETTIVI FORMATIVI E DI APPRENDIMENTO**

Finalità dell'insegnamento di:	Modalità d'intervento
<p style="text-align: center;"><b>TECNOLOGIE E PROGETTAZIONE DI SISTEMI ELETTRICI ED ELETTRONICI</b></p> <p>Il docente di "Tecnologie e progettazione di sistemi elettrici ed elettronici" concorre a far conseguire allo studente, al termine del percorso quinquennale, i seguenti risultati: <i>utilizzare, in contesti di ricerca applicata, procedure e tecniche per trovare soluzioni innovative e migliorative, in relazione ai campi di propria competenza; cogliere l'importanza dell'orientamento al risultato, del lavoro per obiettivi e della necessità di assumere responsabilità nel rispetto dell'etica e della deontologia professionale; riconoscere gli aspetti di efficacia, efficienza e qualità nella propria attività lavorativa; saper interpretare il proprio autonomo ruolo nel lavoro di gruppo; essere consapevole del valore sociale della propria attività, partecipando attivamente alla vita civile e culturale a livello locale, nazionale e comunitario; riconoscere e applicare i principi dell'organizzazione, della gestione e del controllo dei diversi processi produttivi; analizzare criticamente il contributo apportato dalla scienza e dalla tecnologia allo sviluppo dei saperi e al cambiamento delle condizioni di vita; riconoscere le implicazioni etiche, sociali, scientifiche, produttive, economiche e ambientali dell'innovazione tecnologica e delle sue applicazioni industriali.</i></p>	<p>I programmi di insegnamento sono formulati in termini sintetici. Questa impostazione risponde, peraltro, all'esigenza di adeguare l'insegnamento al progresso scientifico e tecnologico, particolarmente rapido nel settore tecnico. E' pertanto indispensabile che gli insegnamenti di tale genere si sviluppino in un alternarsi coordinato di informazioni ed applicazioni, di ricerca sperimentale e sistematizzazione, attraverso la conoscenza da parte di ciascun insegnante degli obiettivi relativi a tutte le discipline e non solo quelli della propria.</p>
<p><b>Obiettivi minimi da perseguire</b></p> <ul style="list-style-type: none"> <li>➤ Conoscere definizioni modello bidimensionale di un semiconduttore intrinseco ed estrinseco.</li> <li>➤ Conoscere e saper applicare le principali leggi che governano la fisica dei semiconduttori.</li> <li>➤ Conoscere la tecnologia della produzione del silicio ( intrinseco e estrinseco ).</li> <li>➤ Conoscere il funzionamento della giunzione PN, le principali tipologie di diodo e le loro applicazioni.</li> <li>➤ Conoscere la fisica di base del funzionamento dei transistori BJT.</li> <li>➤ Conoscere la fisica di base del funzionamento dei transistori JFET e MOS.</li> <li>➤ Conoscere le problematiche dello smaltimento del calore nei dispositivi di potenza.</li> <li>➤ Aver conoscenze di base di alcuni componenti attivi per l'elettronica di potenza.</li> <li>➤ Conoscere le principali tipologie di memorie.</li> <li>➤ Conoscere la struttura di base di un microprocessore ed il suo funzionamento.</li> <li>➤ Conoscere le problematiche di base del dimensionamento degli impianti.</li> <li>➤ Conoscere tipologie e tecnologie dei circuiti stampati.</li> <li>➤ Conoscere a grandi linee i contenuti della direttiva macchine i presupposti della marchiatura CE e le problematiche di sicurezza.</li> <li>➤ Saper usare un cad per progettazione di circuiti stampati.</li> </ul>	

# PIANO ANNUALE

DEL PROF.	DOCENTE DI	NELLA CLASSE	INDIRIZZO	ORE SETTIM.
<b>Paolo PATERGNANI</b>	<b>TP di sistemi elettrici ed elettronici</b>	<b>IV°G ITT</b>	<b>ELETTRONICA ED Elettrotecnica (art. elettronica)</b>	<b>6(3)</b>

MODULI	CONTENUTI	COMPETENZE/ OBIETTIVI/CAPACITA'	METODI	TEMPI	COLLEGAMENTI INTERDISCIPLINARI	TIPOLOGIA DI VERIFICA
<b>Stato solido e teoria dei materiali semiconduttori. (recupero argomenti di III°)</b>	La struttura dell'atomo e le bande di energia nei solidi. I semiconduttori ( Si, Ge, ecc). Il drogaggio di un semiconduttore (accettori e donori) – concentrazione di elettroni e lacune. Le leggi e le relazioni nei semiconduttori. Conduttività e resistività di intrinseco ed estrinseco – calcolo della resistenza. La tecnologia di produzione del silicio intrinseco (Si) metodo Siemens, fusione a zone, crescita del monocristallo. La tecnologia della produzione del germanio (Ge) e dell'arseniuro di gallio (GaAs).	Conoscenza degli argomenti indicati.	Lezione frontale, esempi ed esercizi.	settembre ottobre.	Matematica Elettronica Fisica Chimica	Verifiche scritte interrogazioni orali
<b>La giunzione PN e il diodo.</b>	La giunzione PN teoria del funzionamento, modello idraulico. Processi di realizzazione di zone drogate nei semiconduttori. Le principali tipologie di diodo (Diodo raddrizzatore e di commutazione, diodo Zener, diodo Varicap [VARACTOR], diodo PIN, diodo Schottky , i dispositivi a valanga: diodo Tunnel, GUNN, IMPATT, TRAPATT e i Transit Time Device ).	Conoscenza degli argomenti indicati.	Lezione frontale, esempi ed esercizi.	ottobre novembre.	Matematica Elettronica Fisica.	Verifiche scritte interrogazioni orali
<b>Il transistor BJT e i suoi processi di produzione.</b>	Il modello di funzionamento e le principali equazioni del BJT, il modello idraulico del BJT. Il transistor BJT per piccoli segnali . Le tecnologie di fabbricazione di diodi e transistor a giunzione (planare, planare epitassiale ecc. ). La tecnologia del vuoto e la realizzazione delle metallizzazioni.	Conoscenza degli argomenti indicati.	Lezione frontale, esempi ed esercizi.	novembre gennaio.	Elettronica.	Verifiche scritte interrogazioni orali
<b>Il transistor ad effetto di campo FET e MOS e i suoi processi di produzione.</b>	Il JFET e il MOSFET modello di funzionamento e modello idraulico. I processi produttivi dei JFET e MOSFET.	Conoscenza degli argomenti indicati.	Lezione frontale, esempi ed esercizi.	dicembre febbraio.	Elettronica	Verifiche scritte interrogazioni orali
<b>Componenti per l'elettronica di potenza - il problema della dissipazione del calore</b>	I BJT di potenza (la configurazione Darlington). I CMD (conductivity modulated devices), l'IGBT. I MOSFET di potenza: VMOS, DMOS e UMOS. La resistenza termica, l'equazione della trasmissione del calore; semplici calcoli di dissipatori.	Conoscenza degli argomenti indicati.	Lezione frontale, esempi ed esercizi.	febbraio marzo.	Matematica Elettronica Fisica	Verifiche scritte interrogazioni orali
<b>I circuiti integrati LSI e i microprocessori</b>	I circuiti integrati di memoria ( RAM, ROM, PROM, EPROM, E <sup>2</sup> PROM, NV-RAM, Flash ecc. ). Microprocessori e DSP ( cenni ).	Conoscenza degli argomenti indicati.	Lezione frontale, esempi ed esercizi.	aprile maggio	Elettronica Elettrotecnica Fisica	Verifiche scritte interrogazioni orali
<b>Disegno e fabbricazione di circuiti stampati.</b>	Circuiti stampati: tipologie, metodi di fabbricazione, collaudo e montaggio. La saldatura dei componenti. I cad per i circuiti stampati.	Conoscenza degli argomenti indicati.	Lezione frontale, esempi ed esercizi.	aprile	Elettronica	Verifiche scritte interrogazioni orali
<b>La “DIRETTIVA MACCHINE”</b>	Premesse, sicurezza, comandi di avviamento-arresto, selezione modale di funzionamento. Rottura e ulteriori rischi. Valutazione e stima dei rischi (matrice di rischio), identificazione dei pericoli. Dichiarazione di conformità, marchiatura CE, Fascicolo tecnico e Manuale di istruzione.	Conoscenza degli argomenti indicati.	Lezione frontale, esempi ed esercizi.	maggio	Italiano Elettronica	Verifiche scritte interrogazioni orali

<b>Esercitazioni di laboratorio inerenti misure e realizzazioni di circuiti e impianti.</b>	Simulazione e realizzazioni di circuiti e cablaggi inerenti le tecnologie e gli argomenti trattati, misure sui dispositivi e componenti trattati, tecniche di diagnosi e ricerca dei guasti.	Conoscenza degli argomenti indicati.	Lezione frontale, esempi ed esercitazioni di laboratorio.	ottobre giugno	Laboratorio di Sistemi elettronici ed elettrici automatici. Laboratorio di Elettronica Laboratorio di elettrotecnica.	Relazione di laboratorio e prove pratiche di laboratorio.
---	--	--------------------------------------	---	-------------------	---	---

**Bolzano, 15 ottobre 2015**

**Il docente**  
**prof. PATERGNANI ing. Paolo**