Programmazione Didattica Preventiva

Docenti Prof. DONATI Lorenzo; Prof. ERRANTE Antonino

Materia Tecnologie e Progettazione di Sistemi Informatici e di Telecomunicazione (TPSIT)

Classe 4F (ITT) – indirizzo Informatica e Telecomunicazioni (articolazione Telecomunicazioni)

Anno Scolastico 2021/2022

Ore 113h annuali (4h settimanali)

Metodi Lezione frontale in interazione. Lezione di laboratorio. Alcune lezioni potranno essere tenute interamente o parzialmente in lingua inglese.

Mezzi e materiali Dispense da parte del docente (anche in forma elettronica); software (con prevalenza di software didattici open-source o freeware); strumentazione di laboratorio; documentazione tecnica in lingua inglese disponibile liberamente su Internet; Internet.

Spazi Aula. Laboratorio di Elettronica/Informatica.

Verifiche Test scritti a scelta multipla e/o con domande aperte, interrogazioni. Verifiche di laboratorio. Alcune verifiche potranno essere somministrate (integralmente o parzialmente) in lingua inglese.

Obiettivi Minimi Conoscere i concetti teorici alla base della disciplina e le problematiche ad essi associate. Comuni e Conoscenza della terminologia tecnica in italiano ed in inglese. Saper leggere e capire Trasversali documentazione tecnica di livello moderatamente avanzato in inglese. Saper utilizzare Internet per cercare informazioni rilevanti ai fini della comprensione degli argomenti o al fine di risolvere un problema tecnico. Acquisire consapevolezza degli aspetti etici delle applicazioni legate alla disciplina.

Collegamenti Matematica (algebra, funzioni), Informatica (uso di Internet, algebra di Boole, rappresentazione dei interdisciplinari tipi di dato, programmazione), Telecomunicazioni (circuiti elettronici, teoria dei segnali), Inglese (microlingua). Sistemi e Reti.

Moduli Didattici

Elettronica CM0	MOS.	e sapere come queste influenzano le loro prestazioni.	30
Programmazione Tech	cniche antirimbalzo software. acchine a stati finiti e loro implementazione software. cniche di gestione delle interruzioni. cniche di scheduling in tempo reale.	Saper scrivere del software insensibile agli effetti dei rimbalzi dei contatti elettromeccanici a cui è collegata la MCU. Saper analizzare un problema e darne una soluzione implementata come macchina a stati finiti. Saper scrivere una routine di gestione delle interruzioni per gli eventi di interrupt generati dalle periferiche della MCU ATmega328P. Saper scrivere del software che implementi un algoritmo di scheduling in tempo reale.	43
Periferiche Integrate nei Microcontrollori micr anale inter Cent prese D/A	ratteristiche e uso delle periferiche integrate nel crocontrollore ATmega328P: timer/contatori, comparatore alogico, convertitore A/D, watchdog, EEPROM, erfaccia SPI, interfaccia TWI, interfaccia UART. nni alle caratteristiche e all'uso di altri tipi di periferiche esenti in altri modelli di microcontrollore (convertitori A, controllori DMA, interfacce di comunicazione di altro o, etc.)	Saper usare i timer/contatori per la generazione di forme d'onda, per il conteggio di eventi e per la gestione della temporizzazione di un sistema. Saper usare il comparatore analogico per monitorare una grandezza esterna. Saper usare il convertitore ADC per la misura di grandezze esterne, con e senza circuiti di condizionamento del segnale. Saper accedere alla EEPROM per memorizzare dati in forma permanente. Saper usare le interfacce integrate nella MCU per comunicare con dispositivi esterni o con altre MCU. Conoscere le funzionalità del watchdog e come utilizzarlo per realizzare un sistema più affidabile. Conoscere le caratteristiche fondamentali delle periferiche presenti in altri modelli di microcontrollore.	40

113